



# 16通道(两组8通道)、 高压模拟开关

## 概述

MAX14805/MAX14806提供16通道高压开关，用于超声成像。两款器件非常适合以下应用：二维或三维超声探头的信号单元选择或用于替代继电器。器件采用200V制造工艺，提供16路由数字接口控制的高压、低电荷注入SPST开关。

MAX14805/MAX14806输出开关配置成两组八通道SPST模拟开关。开关由两个输入逻辑DIN1和DIN2控制(分别控制开关0至7和8至15)。MAX14806在每个开关终端集成了40kΩ放电电阻，有助于减小压电元件等容性负载中的电压累积。

MAX14805/MAX14806采用宽范围高压供电，包括 $V_{PP}/V_{NN} = +100V/-100V$ 、 $+200V/0V$ 和 $+40V/-160V$ 。数字接口由独立的 $V_{DD}$ 供电，供电范围为 $+2.7V$ 至 $+5.5V$ 。数字输入DIN1、DIN2和LE工作在 $V_{DD}$ 供电电压。

MAX14805CCM+是Supertex HV2631的引脚兼容替代产品，MAX14806CCM+是Supertex HV2731的引脚兼容替代产品。两款器件均采用48引脚TQFP封装，工作在 $-40^{\circ}C$ 至 $+85^{\circ}C$ 扩展级温度范围。

## 特性

- ◆ 高性能HVCMOS技术
- ◆ 两组8通道SPST高压模拟开关
- ◆ 直流至20MHz低压模拟信号频率范围
- ◆  $+2.7V$ 至 $+5.5V$ 逻辑电源电压
- ◆ 超低( $0.1\mu A$ , 典型值)静态电流
- ◆ 低电荷注入、低电容、 $20\Omega$ 开关
- ◆ 5MHz ( $50\Omega$ )时关断隔离为-77dB (典型值)
- ◆ 灵活的高压电源( $V_{PP} - V_{NN} = 230V$ )

## 应用

医疗超声成像

无损伤诊断(NDT)

**MAX14805/MAX14806**

## 定购信息/选型指南

PART	SWITCH CHANNELS	BLEED RESISTOR	SECOND SOURCE	PIN-PACKAGE
<b>MAX14805CCM+</b>	$2 \times 8$	No	HV2631	48 TQFP
<b>MAX14806CCM+</b>	$2 \times 8$	Yes	HV2731	48 TQFP

注: 所有器件工作在 $-40^{\circ}C$ 至 $+85^{\circ}C$ 扩展级温度范围。

+表示无铅(Pb)/符合RoHS标准的封装。



**Maxim Integrated Products 1**

本文是英文数据资料的译文，文中可能存在翻译上的不准确或错误。如需进一步确认，请在您的设计中参考英文资料。

有关价格、供货及订购信息，请联络Maxim亚洲销售中心: 10800 852 1249 (北中国区), 10800 152 1249 (南中国区)，或访问Maxim的中文网站: [china.maxim-ic.com](http://china.maxim-ic.com)。

# 16通道(两组8通道)、 高压模拟开关

## ABSOLUTE MAXIMUM RATINGS

(All voltages referenced to GND.)

VDD Logic Supply Voltage .....	-0.3V to +7V
VPP - VNN Supply Voltage .....	230V
VPP Positive Supply Voltage .....	-0.3V to +220V
VNN Negative Supply Voltage .....	+0.3V to -220V
Logic Inputs Voltage ( $\overline{LE}$ , DIN1, DIN2) .....	-0.3V to +7V
Analog Signal Range (SW_).....	(-0.3V + VNN) to (VNN + 200V)
Peak Analog Signal Current per Channel .....	3A
Continuous Power Dissipation ( $T_A = +70^\circ C$ )	
48-Pin TQFP (derate 22.7mW/ $^\circ C$ above $+70^\circ C$ ) .....	1818mW

Junction-to-Ambient Thermal Resistance	
$\theta_{JA}$ (Note 1) .....	44 $^\circ C/W$
Junction-to-Case Thermal Resistance	
$\theta_{JC}$ (Note 1) .....	10 $^\circ C/W$
Operating Temperature Range .....	-40 $^\circ C$ to +85 $^\circ C$
Storage Temperature Range.....	-65 $^\circ C$ to +150 $^\circ C$
Junction Temperature .....	+150 $^\circ C$
Lead Temperature (soldering, 10s) .....	+300 $^\circ C$
Soldering Temperature (reflow) .....	+260 $^\circ C$

**Note 1:** Package thermal resistances were obtained using the method described in JEDEC specification JESD51-7, using a four-layer board. For detailed information on package thermal considerations, refer to [china.maxim-ic.com/thermal-tutorial](http://china.maxim-ic.com/thermal-tutorial).

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

## ELECTRICAL CHARACTERISTICS

( $V_{DD} = +2.7V$  to  $+5.5V$ ,  $V_{PP} = +40V$  to  $(V_{NN} + 200V)$ ,  $V_{NN} = -40V$  to  $-160V$ ,  $T_A = T_{MIN}$  to  $T_{MAX}$ , unless otherwise noted. Typical values are at  $T_A = +25^\circ C$ .) (Note 2)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
<b>POWER SUPPLIES</b>						
VDD Supply Voltage	VDD		2.7	5.5		V
VPP Supply Voltage	VPP		40	100	$V_{NN} + 220$	V
VNN Supply Voltage	VNN		-160	-100	-15	V
VDD Supply Quiescent Current	I <sub>DDQ</sub>			5		$\mu A$
VDD Supply Dynamic Current	I <sub>DDD</sub>	$V_{DD} = +5V$ , $\overline{LE} = GND$ , $f_{DIN1} = f_{DIN2} = 5MHz$		2		mA
VPP Supply Quiescent Current	I <sub>PPQ</sub>			10		$\mu A$
VPP Supply Dynamic Current (All Channel Switching Simultaneously)	I <sub>PPD</sub>	$V_{PP} = +40V$ , $V_{NN} = -160V$ , $f_{SW\_} = 50kHz$ , $f_{DIN1} = f_{DIN2} = 50kHz$ , $\overline{LE} = GND$		5		mA
		$V_{PP} = +100V$ , $V_{NN} = -100V$ , $f_{SW\_} = 50kHz$ , $f_{DIN1} = f_{DIN2} = 50kHz$ , $\overline{LE} = GND$		6		
		$V_{PP} = +160V$ , $V_{NN} = -40V$ , $f_{SW\_} = 50kHz$ , $f_{DIN1} = f_{DIN2} = 50kHz$ , $\overline{LE} = GND$		7		
VNN Supply Quiescent Current	I <sub>NNQ</sub>			10		$\mu A$
VNN Supply Dynamic Current (All Channel Switching Simultaneously)	I <sub>NND</sub>	$V_{PP} = +40V$ , $V_{NN} = -160V$ , $f_{SW\_} = 50kHz$ , $f_{DIN1} = f_{DIN2} = 50kHz$ , $\overline{LE} = GND$		5.5		mA
		$V_{PP} = +100V$ , $V_{NN} = -100V$ , $f_{SW\_} = 50kHz$ , $f_{DIN1} = f_{DIN2} = 50kHz$ , $\overline{LE} = GND$		5		
		$V_{PP} = +160V$ , $V_{NN} = -40V$ , $f_{SW\_} = 50kHz$ , $f_{DIN1} = f_{DIN2} = 50kHz$ , $\overline{LE} = GND$		4.5		

# 16通道(两组8通道)、 高压模拟开关

## ELECTRICAL CHARACTERISTICS (continued)

(VDD = +2.7V to +5.5V, VPP = +40V to (VNN + 200V), VNN = -40V to -160V, TA = TMIN to TMAX, unless otherwise noted. Typical values are at TA = +25°C.) (Note 2)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
<b>SWITCH CHARACTERISTICS</b>						
Analog Signal Range	V <sub>SW_-</sub>	(Note 3)	V <sub>NN</sub>	VPP - 10	V	
Small-Signal On-Resistance	R <sub>ONS</sub>	V <sub>PP</sub> = +40V, V <sub>NN</sub> = -160V, V <sub>SW_-</sub> = 0V	I <sub>SW_-</sub> = 5mA	28	52	Ω
			I <sub>SW_-</sub> = 200mA	22	37	
		V <sub>PP</sub> = +100V, V <sub>NN</sub> = -100V, V <sub>SW_-</sub> = 0V	I <sub>SW_-</sub> = 5mA	22	34	
			I <sub>SW_-</sub> = 200mA	18	27	
		V <sub>PP</sub> = +160V, V <sub>NN</sub> = -40V, V <sub>SW_-</sub> = 0V	I <sub>SW_-</sub> = 5mA	20	30	
			I <sub>SW_-</sub> = 200mA	16	23	
Small-Signal On-Resistance Matching	ΔR <sub>ONS</sub>	V <sub>PP</sub> = +100V, V <sub>NN</sub> = -100V, I <sub>SW_-</sub> = 5mA		5		%
Large-Signal Switch On-Resistance	R <sub>ONL</sub>	V <sub>SW_-</sub> = V <sub>PP</sub> - 10V, I <sub>SW_-</sub> = 1A		15		Ω
Shunt Resistance	R <sub>INT</sub>	MAX14806 only	27	40	53	kΩ
Switch-Off Leakage	I <sub>SW_(OFF)</sub>	V <sub>SW_-</sub> = V <sub>PP</sub> - 10V or unconnected (MAX14805 only) (Figure 1)		0	2.5	μA
Switch-Off DC Offset		R <sub>L</sub> = 100kΩ (Figure 1)	-30		+30	mV
Switch Output Peak Current		100ns pulse width, 0.1% duty cycle		3		A
Switch Output Isolation Diode Current		300ns pulse width, 2% duty cycle (Figure 1)		2		A
<b>SWITCH DYNAMIC CHARACTERISTICS</b>						
Turn-On Time	t <sub>ON</sub>	V <sub>SW_-</sub> = V <sub>PP</sub> - 10V, R <sub>L</sub> = 10kΩ, V <sub>NN</sub> = -40V to -160V (Figure 1)		5		μs
Turn-Off Time	t <sub>OFF</sub>	V <sub>SW_-</sub> = V <sub>PP</sub> - 10V, R <sub>L</sub> = 10kΩ, V <sub>NN</sub> = -40V to -160V (Figure 1)		5		μs
Output Switching Frequency	f <sub>SW</sub>	Duty cycle = 50%		50		kHz
Off-Isolation	V <sub>ISO</sub>	f = 5MHz, R <sub>L</sub> = 1kΩ, C <sub>L</sub> = 15pF (Figure 1)		-50		dB
		f = 5MHz, R <sub>L</sub> = 50Ω (Figure 1)		-77		
Crosstalk	V <sub>CT</sub>	f = 5MHz, R <sub>L</sub> = 50Ω (Figure 1)		-80		dB
Switch Off-Capacitance (Note 4)	C <sub>SW_(OFF)</sub>	V <sub>SW_-</sub> = 0V, f = 1MHz	4	11	18	pF
Switch On-Capacitance (Note 4)	C <sub>SW_(ON)</sub>	V <sub>SW_-</sub> = 0V, f = 1MHz	20	36	56	pF
Output Voltage Spike (Note 4)	V <sub>SPK</sub>	R <sub>L</sub> = 50Ω (Figure 1)	-500		+250	mV
Small-Signal Analog Bandwidth	f <sub>BW</sub>	V <sub>PP</sub> = +100V, V <sub>NN</sub> = -100V, C <sub>L</sub> = 200pF		20		MHz

MAX14805/MAX14806

# 16通道(两组8通道)、 高压模拟开关

## ELECTRICAL CHARACTERISTICS (continued)

( $V_{DD} = +2.7V$  to  $+5.5V$ ,  $V_{PP} = +40V$  to ( $V_{NN} + 200V$ ),  $V_{NN} = -40V$  to  $-160V$ ,  $T_A = T_{MIN}$  to  $T_{MAX}$ , unless otherwise noted. Typical values are at  $T_A = +25^\circ C$ .) (Note 2)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Charge Injection	Q	$V_{PP} = +40V$ , $V_{NN} = -160V$ , $V_{SW\_} = 0V$ (Figure 1)		650		pC
		$V_{PP} = +100V$ , $V_{NN} = -100V$ , $V_{SW\_} = 0V$ (Figure 1)		450		
		$V_{PP} = +160V$ , $V_{NN} = -40V$ , $V_{SW\_} = 0V$ (Figure 1)		250		
<b>LOGIC LEVELS (DIN1, DIN2, LE)</b>						
Logic-Input Low Voltage	$V_{IL}$			0.75		V
Logic-Input High Voltage	$V_{IH}$		$V_{DD} - 0.75$			V
Logic-Input Capacitance	$C_{IN}$			10		pF
Logic-Input Leakage Current	$I_{IN}$		-1	+1		$\mu A$
<b>LOGIC TIMING (See Timing Diagram, Figure 2)</b>						
Setup Time	$t_{SD}$		30			ns
Hold Time	$t_{HOLD}$			30		ns
Time Width of LE	$t_{WLE}$		30			ns

**Note 2:** All devices are 100% tested at  $T_A = +85^\circ C$ . Limits over the operating temperature range are guaranteed by design and characterization.

**Note 3:** The analog signal input  $V_{SW\_}$  must satisfy  $V_{NN} \leq V_{SW\_} \leq V_{PP}$  or remain unconnected during power-up.

**Note 4:** Guaranteed by characterization; not production tested.

# 16通道(两组8通道)、 高压模拟开关

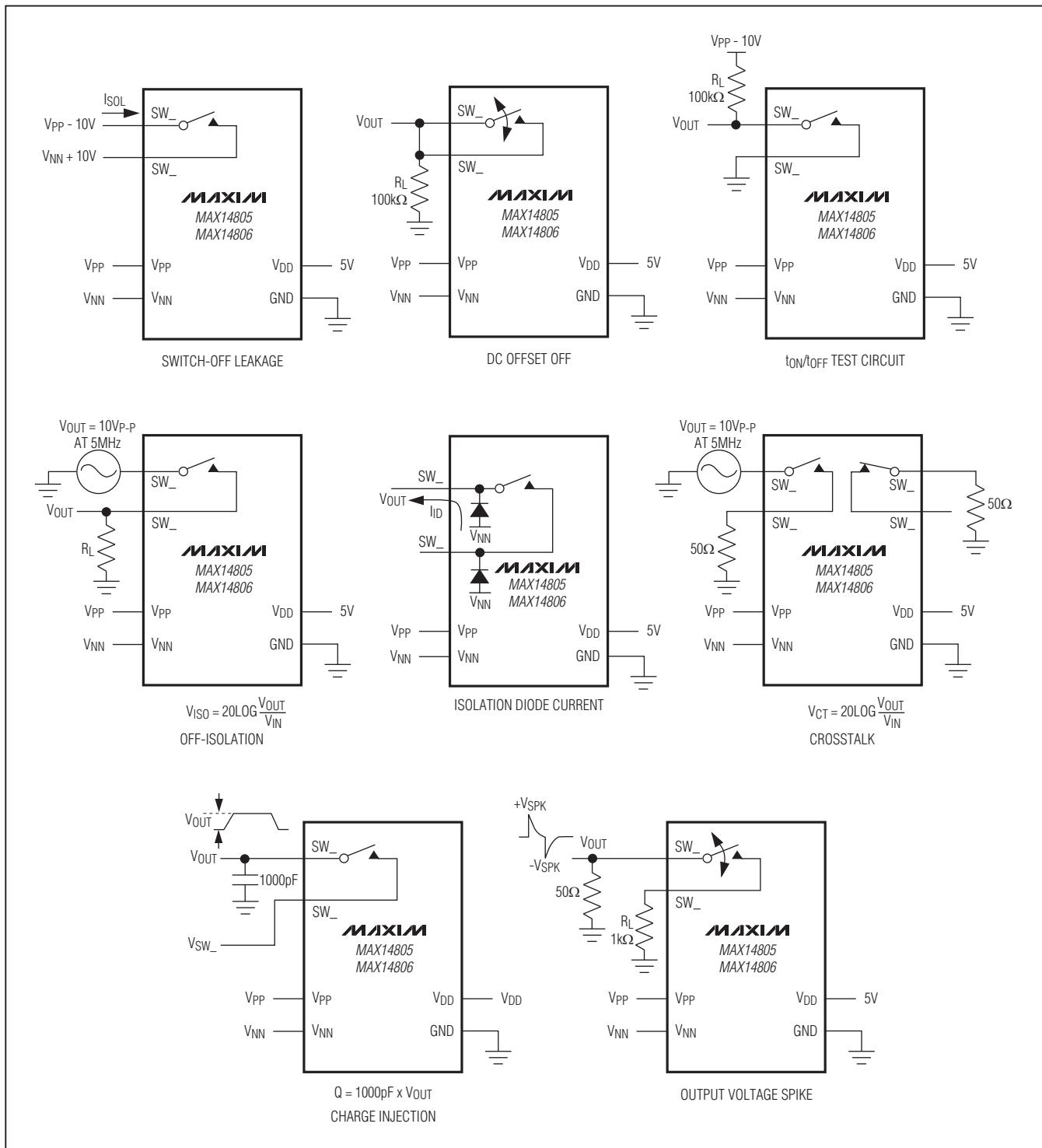
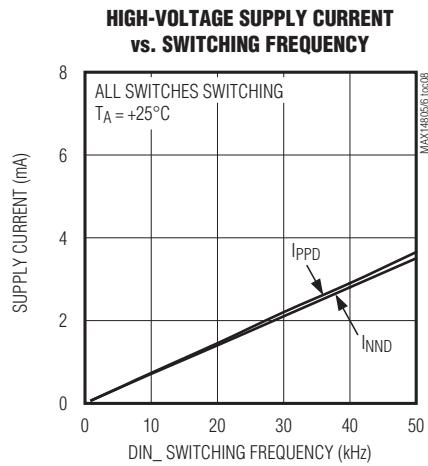
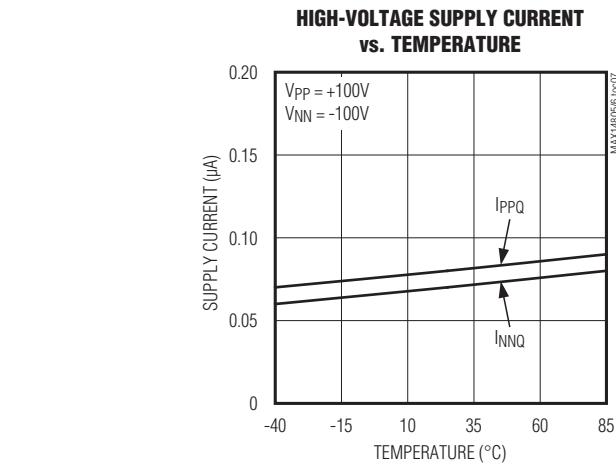
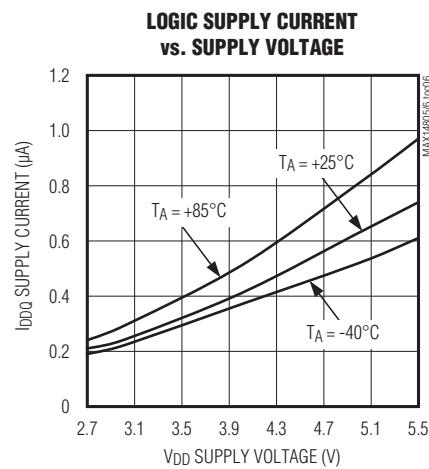
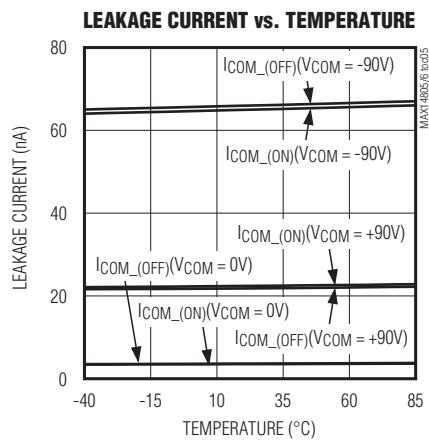
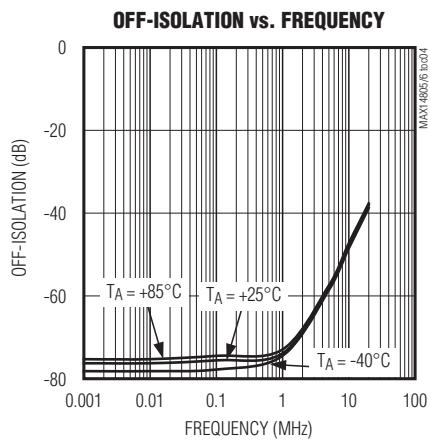
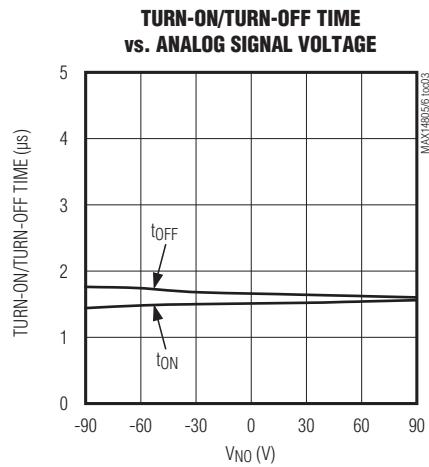
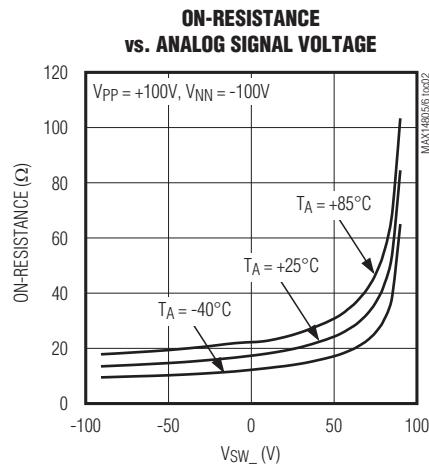
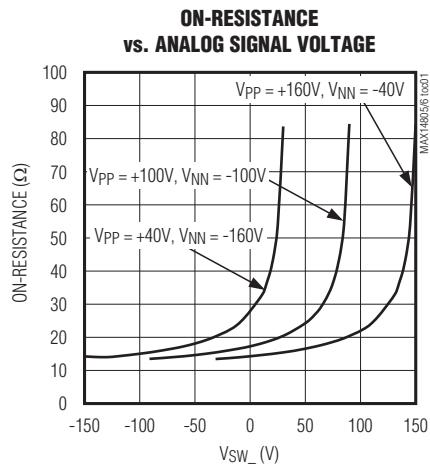


图1. 测试电路

# 16通道(两组8通道)、 高压模拟开关

## 典型工作特性

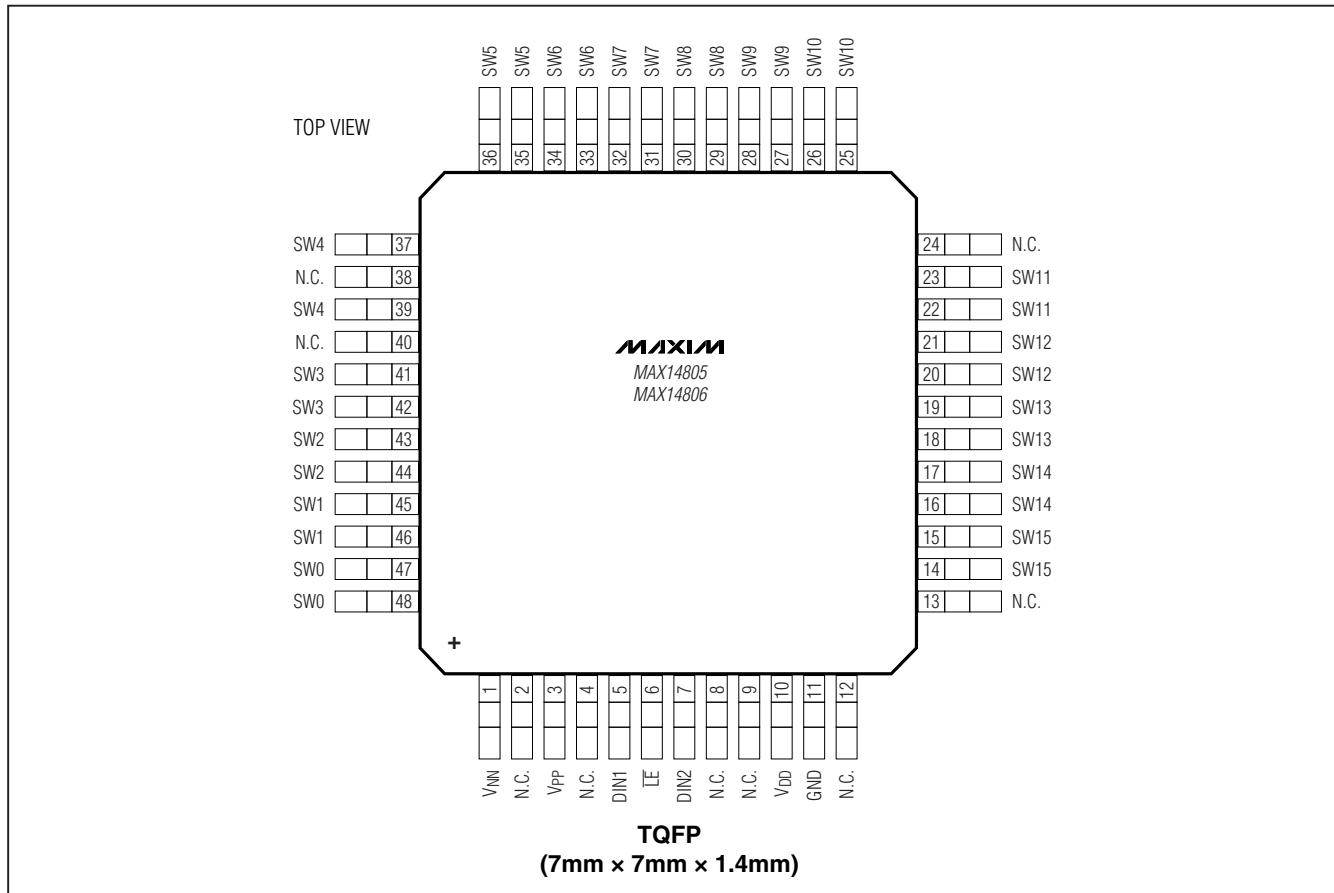
( $V_{DD} = +3V$ ,  $V_{PP} = +100V$ ,  $V_{NN} = -100V$ ,  $T_A = +25^\circ C$ , unless otherwise noted.)



# 16通道(两组8通道)、 高压模拟开关

## 引脚配置

MAX14805/MAX14806



## 引脚说明

引脚	名称	功能
1	V <sub>NN</sub>	高压电源负极, 用0.1μF或更大的陶瓷电容将V <sub>NN</sub> 旁路至GND, 电容尽可能靠近器件放置。
2, 4, 8, 9, 12, 13, 24, 38, 40	N.C.	无连接, 没有内部连接。
3	V <sub>PP</sub>	高压电源正极, 用0.1μF或更大的陶瓷电容将V <sub>PP</sub> 旁路至GND, 电容尽可能靠近器件放置。
5	DIN1	数据输入1。
6	LE	低电平有效锁存使能输入。将LE驱动至低电平时, 锁存数据输入; 将LE驱动至高电平时, 保持数据。
7	DIN2	数据输入2。
10	V <sub>DD</sub>	数字电源, 用0.1μF或更大的陶瓷电容将V <sub>DD</sub> 旁路至GND, 电容尽可能靠近器件放置。
11	GND	地。
14, 15	SW15	模拟开关端15。

## 16通道(两组8通道)、 高压模拟开关

### 引脚说明(续)

引脚	名称	功能
16, 17	SW14	模拟开关端14。
18, 19	SW13	模拟开关端13。
20, 21	SW12	模拟开关端12。
22, 23	SW11	模拟开关端11。
25, 26	SW10	模拟开关端10。
27, 28	SW9	模拟开关端9。
29, 30	SW8	模拟开关端8。
31, 32	SW7	模拟开关端7。
33, 34	SW6	模拟开关端6。
35, 36	SW5	模拟开关端5。
37, 39	SW4	模拟开关端4。
41, 42	SW3	模拟开关端3。
43, 44	SW2	模拟开关端2。
45, 46	SW1	模拟开关端1。
47, 48	SW0	模拟开关端0。

# 16通道(两组8通道)、 高压模拟开关

MAX14805/MAX14806

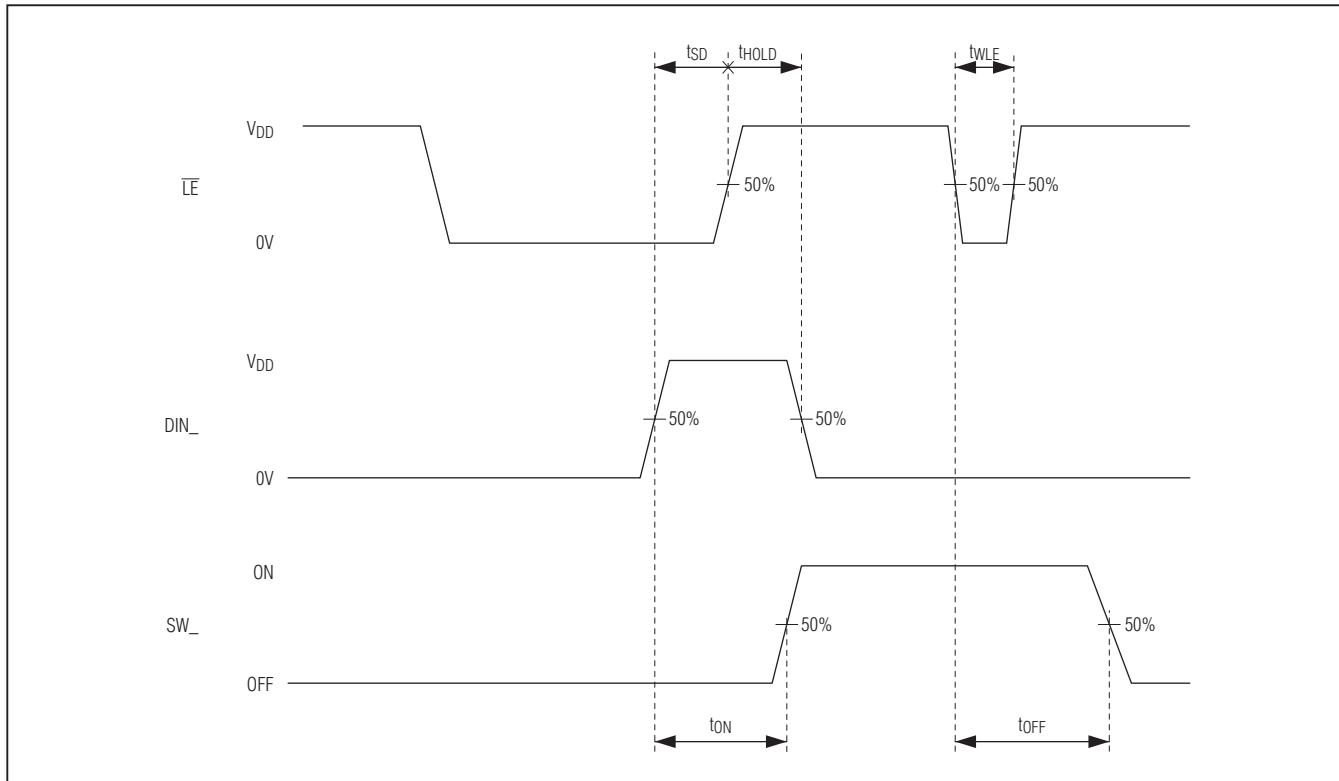


图2. 数字控制(DIN1/DIN2/ $\bar{L}E$ )时序

表1. 真值表

CONTROL			ANALOG SWITCH	
DIN1	DIN2	$\bar{L}E$	SW0-SW7	SW8-SW15
Low	Low	Low	Off	Off
High	Low	Low	On	Off
Low	High	Low	Off	On
High	High	Low	On	On
X	X	High	Hold Previous State	

X = 无关。

# 16通道(两组8通道)、 高压模拟开关

## 详细说明

MAX14805/MAX14806提供16通道的高压开关，用于超声成像系统。两款器件均可理想用于以下应用：二维、三维成像探头的信号组选择，医学成像超声系统中用于替代继电器。器件利用200V工艺提供16路高压、低电荷注入的SPST开关，开关受控于数字接口。

MAX14805/MAX14806的输出开关可以配置为两组八通道的SPST模拟开关。开关受控于两个逻辑控制输入DIN1和DIN2（分别对应于0至7开关通道和8至15开关通道）。MAX14806在每个开关端集成了40kΩ放电电阻，有助于降低容性负载（如压电器件）建立的电压。

MAX14805/MAX14806采用宽范围的高电压供电，包括： $V_{PP}/V_{NN} = +100V/-100V, +200V/0V$ 以及 $+40V/-160V$ 。数字接口采用独立的 $+2.7V$ 至 $+5.5V$   $V_{DD}$ 电源供电。数字输入DIN1、DIN2、 $\overline{LE}$ 采用 $V_{DD}$ 电源供电。

MAX14805CCM+引脚兼容于Supertex的HV2631，MAX14806CCM+引脚兼容于Supertex的HV2731。

## 模拟开关

MAX14805/MAX14806能够接受的模拟信号峰峰值范围为： $V_{NN}$ 至 $(V_{PP} - 10V)$ 。在上电和断电过程中必须断开所有模拟开关的输入( $SW_-$ )，或确保满足 $V_{NN} \leq V_{SW_-} \leq V_{PP}$ 安全条件。

## 高压电源

MAX14805/MAX14806允许较宽范围的高压供电。器件供电电压为： $V_{NN}$ 从 $-160V$ 至 $0V$ ， $V_{PP}$ 从 $+40V$ 至 $(V_{NN} + 220V)$ 。当 $V_{NN}$ 接GND（单电源供电）时，器件能够工作在高达 $+200V$ 的 $V_{PP}$ 下。 $V_{PP}$ 和 $V_{NN}$ 高压电源不需要对称，但两者压差( $V_{PP} - V_{NN}$ )不能超过 $230V$ 。

## 放电电阻(MAX14806)

MAX14806集成了 $40k\Omega$ 放电电阻，用于容性负载（如压电器件）放电。每个模拟开关终端通过一个放电电阻接GND。

## 数据输入(DIN1/DIN2)

DIN1/DIN2控制模拟开关的通/断状态，DIN1控制SW0至SW7，DIN2控制SW8至SW15（参见表1和图2）。DIN1和DIN2电路由 $V_{DD}$ 电源供电。

## 锁存使能( $\overline{LE}$ )

将 $\overline{LE}$ 驱动至低电平时，锁存DIN1/DIN2的数据输入（参考图2）；将 $\overline{LE}$ 驱动至逻辑高电平时，保持数据。 $\overline{LE}$ 输入电路由 $V_{DD}$ 电源供电。

## 应用信息

医疗超声应用如图3和图4所示。

## 供电顺序和旁路

MAX14805/MAX14806不要求特殊的 $V_{DD}$ 、 $V_{PP}$ 和 $V_{NN}$ 电源上电顺序，但在上电和断电过程中必须断开模拟开关的输入，或确保其满足 $V_{NN} \leq V_{SW_-} \leq V_{PP}$ 。利用一只 $0.1\mu F$ 的陶瓷电容旁路 $V_{DD}$ 、 $V_{PP}$ 和 $V_{NN}$ 至GND，并尽量靠近器件放置电容。

# 16通道(两组8通道)、 高压模拟开关

应用电路

MAX14805/MAX14806

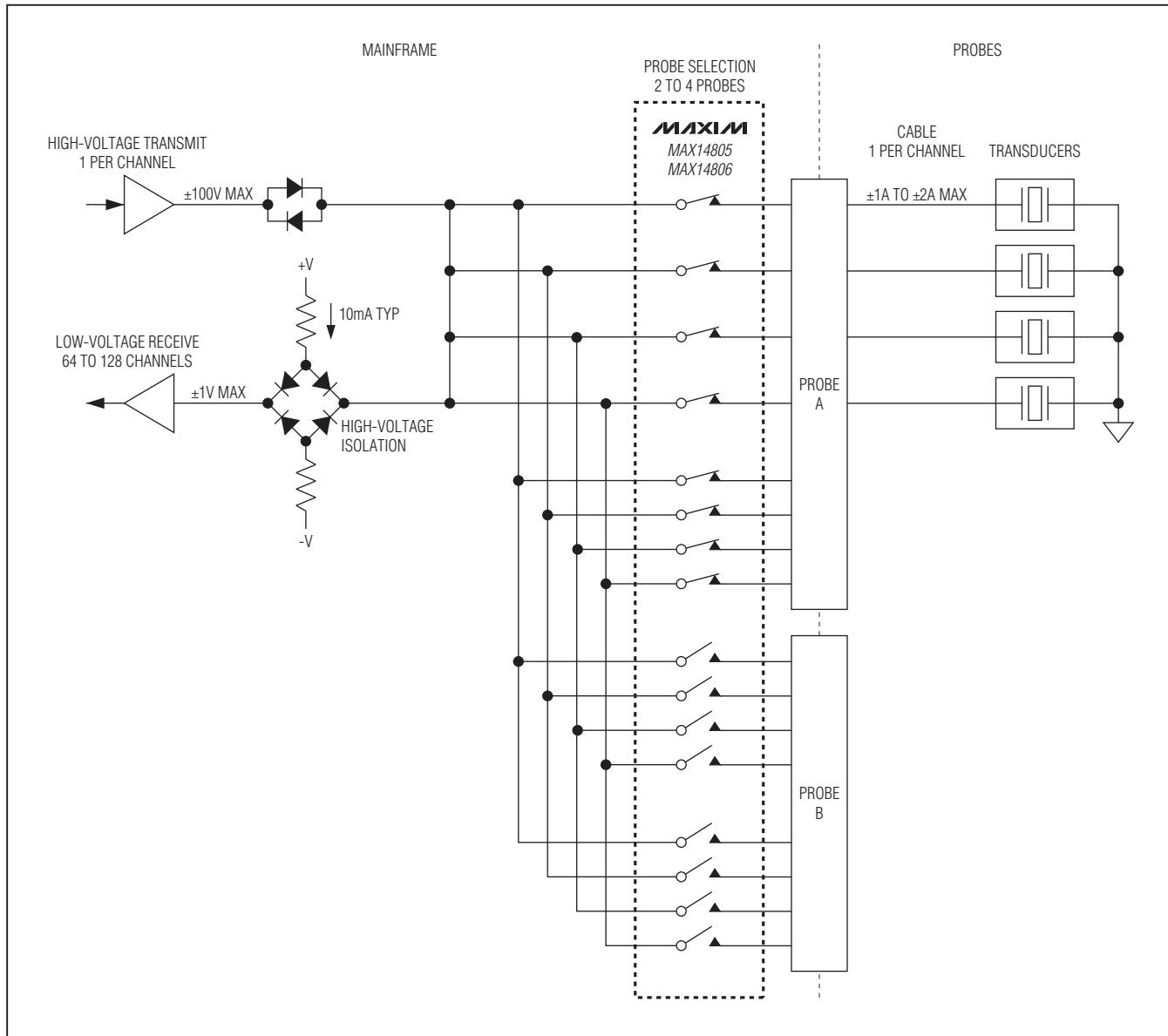


图3. 在医疗系统中替代继电器

# 16通道(两组8通道)、 高压模拟开关

应用电路(续)

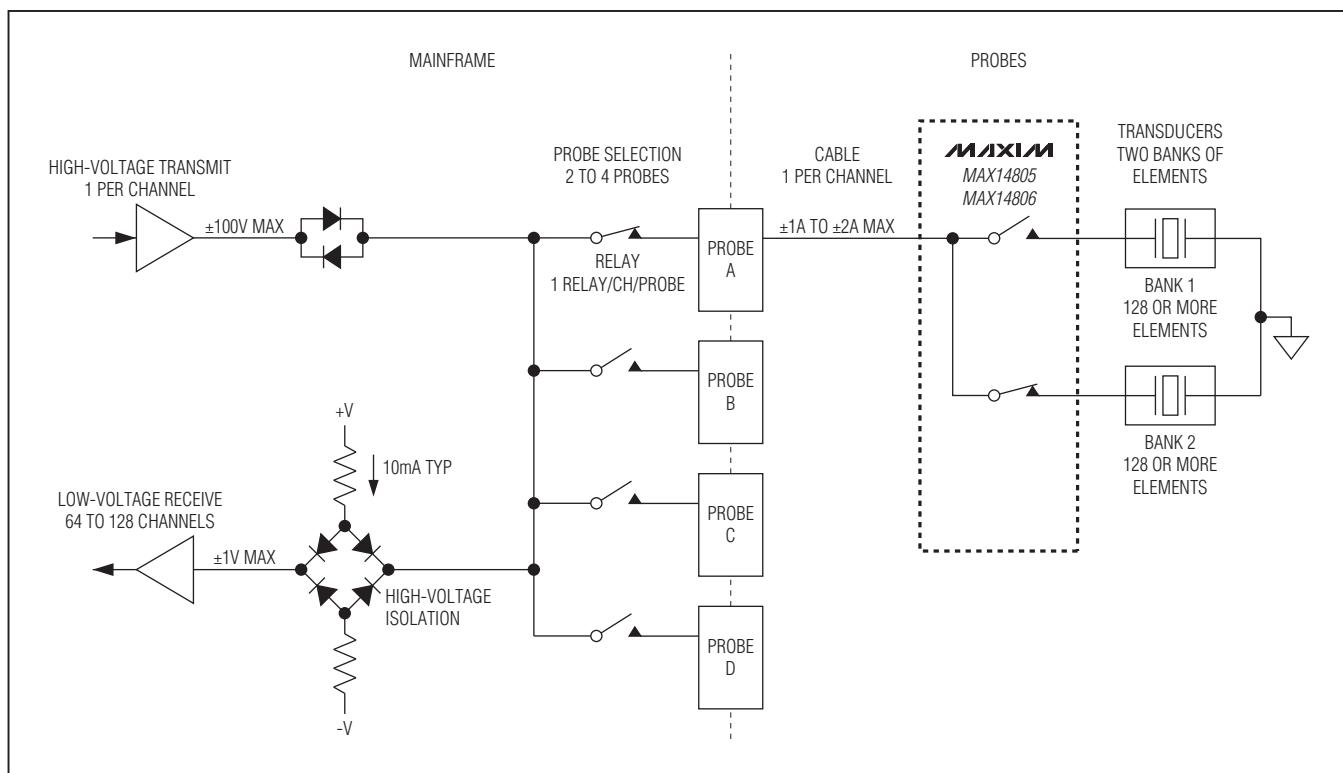
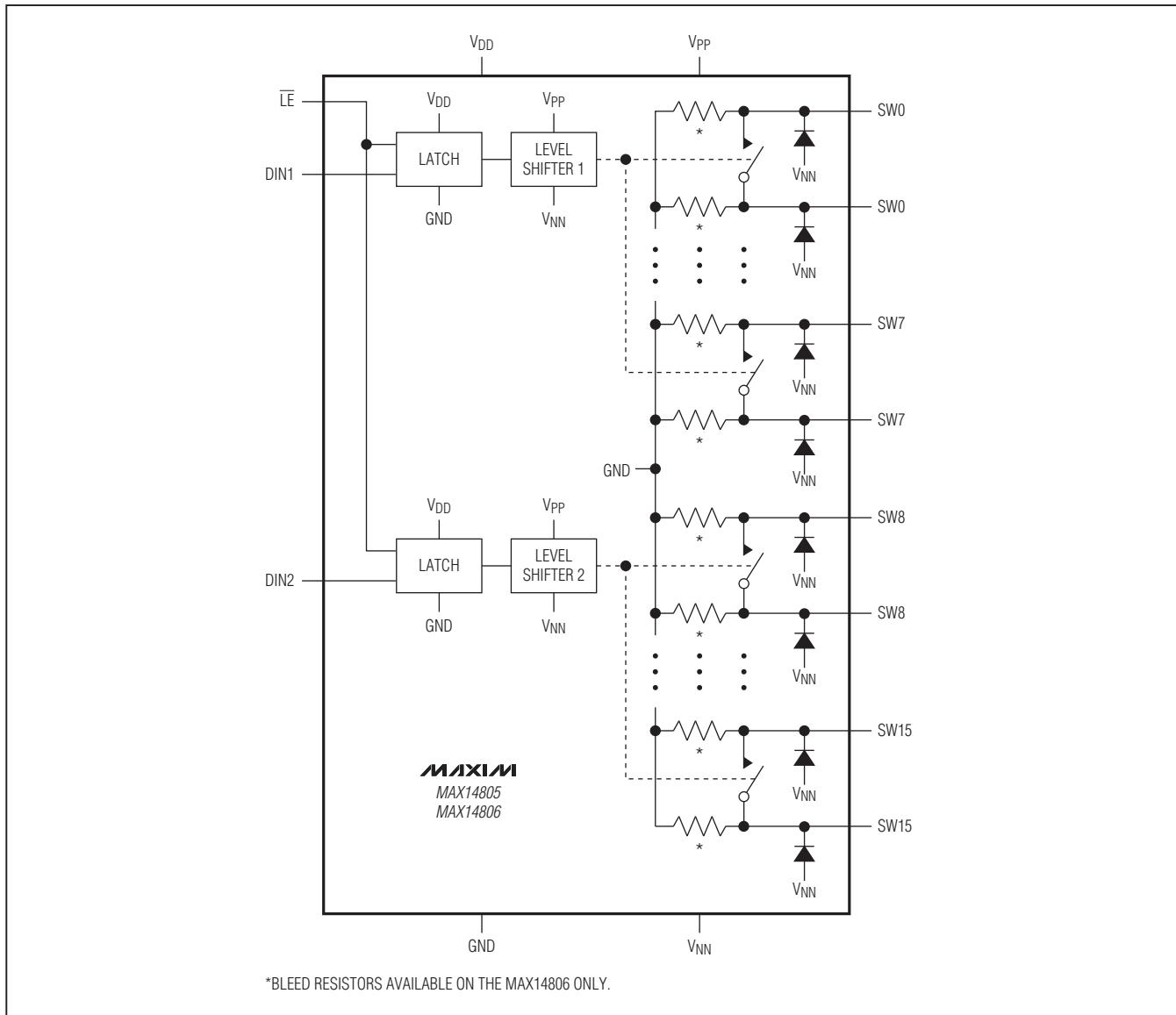


图4. 二维、三维成像探头的信号组选择

# 16通道(两组8通道)、 高压模拟开关

功能框图



## 芯片信息

PROCESS: BiCMOS

## 封装信息

如需最近的封装外形信息和焊盘布局,请查询[china.maxim-ic.com/packages](http://china.maxim-ic.com/packages)。请注意,封装编码中的“+”、“#”或“-”仅表示RoHS状态。封装图中可能包含不同的尾缀字符,但封装图只与封装有关,与RoHS状态无关。

封装类型	封装编码	文档编号
48 TQFP	C48-6	<a href="#">21-0054</a>

# 16通道(两组8通道)、 高压模拟开关

## 修订历史

修订号	修订日期	说明	修改页
0	4/10	最初版本。	—

## Maxim北京办事处

北京8328信箱 邮政编码 100083

免费电话: 800 810 0310

电话: 010-6211 5199

传真: 010-6211 5299

Maxim不对Maxim产品以外的任何电路使用负责，也不提供其专利许可。Maxim保留在任何时间、没有任何通报的前提下修改产品资料和规格的权利。

14 \_\_\_\_\_ **Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600**

© 2010 Maxim Integrated Products

Maxim是Maxim Integrated Products, Inc.的注册商标。